

**GRAU EN ENGINYERIA DE SISTEMES TIC**

<b>ASSIGNATURA (quadrimestre)</b>	<b>COORDINADOR</b>	<b>AVALUACIÓ</b>
Estadística (Q2)	Jospe Rubió	20%Minitab+10%Lliurables+70% 2 Parcial
Sistemes digitals (Q2)	Jordi Bonet	1/3Exercicis+1/3laboratori+1/3Prova final
Tecnologia de programació (Q2)	Sebastià Vila	Igual guia docent
Tecnologies complementàries I (Q2)	Rosa Giralt	Igual guia docent
Teoria de circuits (Q2)	Rosa Giralt	20%Pràctiques+20%Exercicis+25%Parcial+35%Final
Arquitectura de computadors (Q4)	Toni Escobet	50%Qüestionaris+30%Pràctiques+20%Examen final
Circuits i sistemes de radiofreqüència (Q4)	Xavier Moncunill	Igual guia docent
Programació de baix nivell (Q4)	Sebastià Vila	Igual guia docent
Senyals i sistemes (Q4)	Xavier Moncunill	Igual guia docent
Sistemes analògics (Q4)	Josep Font	70% 5 Tasques+30% 3 Pràctiques
Sistemes encastats (Q6)	Jordi Bonet	40%Laboratori+30%Exercicis+30%Examen
Enginyeria de sistemes (Q6)	Pere Palà	40%Projecte+30%Prova final+30%Lliuraments Atenea
Aplicacions i serveis sobre internet (Q6)	Francisco del Àguila	Igual guia docent
Sistemes electrònics de control (Q6)	Josep Font	100% 5 tasques
Bases de dades (Op)	Marta Tarrés	35%Pràctiques+25%Lliurables+40%Examen final
Interfícies d'usuari (Op)	Aleix Llusà	Igual guia docent